



INSTITUTO POLITÉCNICO NACIONAL
SECRETARÍA DE INVESTIGACIÓN Y POSGRADO
DIVISIÓN DE ESTUDIOS DE POSGRADO

SIP-30

FORMATO GUÍA PARA REGISTRO DE ASIGNATURAS

Hoja 1 de 4

I. DATOS DEL PROGRAMA Y LA ASIGNATURA

1.1 NOMBRE DEL PROGRAMA: Sistemas Inmersos

1.2 COORDINADOR DEL PROGRAMA: Luis A. González Hernández

1.3 NOMBRE DE LA ASIGNATURA: Arquitectura de computadoras

1.4 CLAVE: _____ (Para ser llenado por la SIP)

1.5 TIPO DE ASIGNATURA: OBLIGATORIA OPTATIVA
 SEMINARIO ESTANCIA

1.6 NÚMERO DE HORAS: TEORÍA PRÁCTICA T-P

1.7 UNIDADES DE CRÉDITO:

1.8 FECHA DE LA ELABORACIÓN DEL PROGRAMA DE LA ASIGNATURA:

15	12	6
d	m	a

1.9 SESIÓN DEL COLEGIO DE PROFESORES EN QUE SE ACORDÓ LA IMPLANTACIÓN DE LA ASIGNATURA:

SESIÓN No.	6/07
------------	------

FECHA:			
	26	03	07
	d	m	a

1.10 FECHA DE REGISTRO EN SIP:

d	m	a

 (Para ser llenado por la SIP)

II. DATOS DEL PERSONAL ACADÉMICO

2.1 COORD. ASIGNATURA: Eduardo Barba Cervantes CLAVE: 5131-EA-07

2.2 PROFR. PARTICIPANTE: Juan Tapia Armenta CLAVE: 5196-EC-07

Eduardo Barba Cervantes CLAVE: _____

III. DESCRIPCIÓN DEL CONTENIDO DEL PROGRAMA DE LA ASIGNATURA

III. OBJETIVO GENERAL:

1

Enseñar al alumno las arquitecturas principales de los procesadores y computadoras y capacitarlo para especificar un conjunto de instrucciones para un modelo de CPU bajo ciertas restricciones.

III. DESCRIPCIÓN DEL CONTENIDO

2

TEMAS Y SUBTEMAS	TIEMPO
1 Introducción	8
Procesadores	
Sistemas operativos	
Representación de datos	
Desempeño de los sistemas	
2 Arquitecturas de computadoras	6
Arquitectura SISD	
Arquitectura SIMD	
Arquitectura MISD	
Arquitectura MIMD	
3 Organización de memoria	4
5 Procesadores segmentados	5
6 Procesadores superscalares	8
7 Procesadores vectoriales	6

